

Design for Test Engineer (m/w/d) - REF84987L

หน้าที่ความรับผิดชอบในงานของคุณ

Als ASIC Mixed Signal DFT Engineer (m/w/divers) für Aumovio ASICs definieren und implementieren Sie DFT- (Design for Test) und BIST- (Built-In Self-Test) Konzepte, die zum Testen der Funktionalität von analogen und digitalen Funktionsschaltkreisen mit gemischten Signalen in ASIC-Implementierungen auf höchster Ebene erforderlich sind. Außerdem entwickeln Sie DFT-Spezifikationen und treiben die DFT-Architektur und -Methoden für Designs sowie IPs voran, um die Testabdeckung zu maximieren und gleichzeitig die Kosten zu minimieren.

Sie haben die Möglichkeit, an den vielfältigen innovativen Automobilanwendungen von Aumovio zu arbeiten und optimierte Lösungen für deren spezifische Anforderungen zu finden. Dabei muss besonders darauf geachtet werden, dass die strengen Anforderungen der Automobilindustrie erfüllt werden.

Ihre Aufgaben konzentrieren sich auf die folgenden Tätigkeiten:

- Teilnahme an Machbarkeitsstudien für ASIC-Modul-Funktionen und Spezifikationsdefinition mit Schwerpunkt auf der Implementierung von Testfunktionalitäten und -konzepten
- Entwicklung von Testkonzepten für ASIC-Modul-Funktionen auf Basis der Anforderungen auf Modul- und Systemebene
- Implementierung und Verifizierung von Testbarkeitsmerkmalen für unsere System-on-Chip-Designs
- Validierung und Verifizierung der implementierten Testfunktionalitäten und -konzepte
- Dokumentation von Testkonzepten, Funktionalitäten und Verfahren
- Zusammenarbeit mit Teams für digitales Design, Layout, Verifizierung, Test und Anwendung
- Zusammenarbeit mit Analogdesignern an Standorten weltweit
- Zusammenarbeit mit externen Designhäusern und Foundry-Partnern
- Technische Beratung anderer DFT-Ingenieure, Konzeptingenieure, Digitaldesigner, Teams für physikalische Implementierung und funktionale Verifizierung
- Definition und Implementierung von DFT-Konzepten (Design for Test) auf ASIC-Top-Level
- Definition und Implementierung von BIST-Konzepten (Built-In Self-Test) sowie IPs zur Maximierung der Testabdeckung bei gleichzeitiger Minimierung der Kosten
- Definition und Entwicklung von Skripten für die automatische Scan-Einfügung, Ausführung der Scan-Einfügung und ATPG (Automatic Test Pattern Generation)
- Durchführung von Testabdeckungsanalysen und -verbesserungen
- Verwaltung der SOC-Design-for-Test-Maßnahmen für komplexe Projekte, um die erfolgreiche Ausführung der Abdeckung, Herstellbarkeit und Qualitätspläne sicherzustellen



รหัสตำแหน่งงาน

REF84987L

สาขางาน

งานวิศวกรรม

ที่ตั้ง

Frankfurt am Main

ระดับความเป็นผู้นำ

Leading Self

ความยืดหยุ่นในการทำงาน

Onsite Job

ชื่อผู้ติดต่อ

Daniela Krebs

นิติบุคคล

AUMOVIO Germany GmbH

โปรไฟล์ของคุณ

- Akademischer Abschluss als Master of Science oder PhD in Elektrotechnik / Mikroelektronik / Physik oder ähnlichem
- Erfahrung in der Entwicklung und Simulation von analogen und gemischten Signalschaltungen unter Verwendung modernster ASIC-Entwicklungswerkzeuge (z.B. Cadence, Siemens, Synopsys)
- Kenntnisse in SystemVerilog RTL, TCL, Python und Unix/Linux-Umgebungen sind von Vorteil
- Kenntnisse in digitalen Designstandards und -praktiken in DFT - einschließlich ATPG, JTAG, MBIST und Kompromissen zwischen Testqualität und Testzeit
- Erfahrung in der Entwicklung von Testkonzepten für analoge Blöcke, Funktionen und ASIC-Chiptop sowie in der Implementierung von Teststrukturen in analogen Blöcken und Funktionen
- Kenntnisse im Layout analoger Schaltungen sind von Vorteil
- Erfahrung in der Analyse und Bewertung integrierter Schaltungen in Laborumgebungen
- Erfahrung mit dem Testen von Mixed-Signal-ASICs
- Erfahrung in der Entwicklung von DFT-Spezifikationen und der Umsetzung von DFT-Architekturen und -Methoden für Designs
- Kenntnisse in Halbleiterfertigungsprozessen (Herstellung, Test, Fehleranalyse)
- Planungs- und Organisationsfähigkeiten, Eigeninitiative und effektive Kommunikationsfähigkeiten, Bereitschaft zu Wachstum und Weiterentwicklung
- Sehr gute Englischkenntnisse (in Wort und Schrift), fortgeschrittene Deutschkenntnisse von Vorteil
- Teamplayer mit guten Kommunikations- und Verhandlungsfähigkeiten
- Fähigkeit, in einem internationalen und multikulturellen Umfeld zu arbeiten
- Motivation und Inspiration (integres Handeln und Dynamik)

Die Bewerbungen von schwerbehinderten Menschen sind willkommen.

ข้อเสนอของเรา

Sind Sie bereit, Ihre Karriere auf das nächste Level zu heben?

Die Zukunft der Mobilität ist kein Job wie jeder andere. Machen Sie daraus Ihre Aufgabe! **Werden Sie Teil von AUMOVIO. Own What's Next.**

Sind Sie bereit, Ihre Karriere auf das nächste Level zu heben?

Die Zukunft der Mobilität ist kein Job wie jeder andere. Machen Sie daraus Ihre Aufgabe! **Werden Sie Teil von AUMOVIO. Own What's Next.**

เกี่ยวกับเรา

AUMOVIO führt seit dem Spin-off im September 2025 das Geschäft des ehemaligen Continental-Unternehmensbereichs Automotive als eigenständiges Unternehmen. Das Technologie- und Elektronikunternehmen bietet ein breites Portfolio für eine sichere,

begeisternde, vernetzte und autonome Mobilität. Dazu gehören Sensorlösungen, Displays, Brems- und Komfortsysteme sowie umfassende Expertise in Software, Architekturplattformen und Assistenzsystemen für software-definierte Fahrzeuge. Die Geschäftsfelder, die nun zu AUMOVIO gehören, erzielten im Geschäftsjahr 2024 einen Umsatz von 19,6 Milliarden Euro. Der Hauptsitz des Unternehmens ist in Frankfurt am Main. An über 100 Standorten weltweit hat AUMOVIO rund 87.000 Beschäftigte.